2. answer:  
  
Modern CPUs have a range of internal storage general-purpose

registers (GPR's)  at least 8 and as many as 32. The most versatile of all are GPR machines, since they allow the user to access any of many registers.

Usually, load/store commands must specify a register and a memory

location to specify the source and destination of the data. Any register can be used as an accumulator, an index register, or for temporary storage, so it is possible to control several variables and addresses without additional memory access.

The vast amount of internal CPU state that must be saved/restored for

calls, returns, and interrupts is the key bad point of having several registers.

1. Answer:   
  
Any information in the segment registers can

be processed, which is never a good idea. Segment registers have a very specific function to point to accessible memory blocks. To access any memory value, segment

registers function together with general purpose registers For instance, we should set the DS = 1230h and SI = 0045h if we want to access memory at the physical address 12345h.This is good because we can handle far more memory in this way than with a single register limited to 16-bit values.